

BEST AVAILABLE COPY

JPAB

B7

CLIPPEDIMAGE= JP359127408A

PUB-NO: JP359127408A

DOCUMENT-IDENTIFIER: JP 59127408 A

TITLE: FM MODULATOR

PUBN-DATE: July 23, 1984

INVENTOR-INFORMATION:

NAME

SHIBATA, JUNICHI

ONODERA, TETSUO

IKEDA, HIDETO

INT-CL (IPC): H03C003/22

ABSTRACT:

PURPOSE: To reduce deviation in modulation degree and to reduce the size of a circuit without selecting a varactor diode by connecting a variable resistor for oscillation frequency control to one terminal of the varactor diode and a variable resistor for adjusting modulation degree characteristics to the other terminal.

CONSTITUTION: The 1st and the 2nd variable resistors $R<SB>1</SB>$ and

$R<SB>2</SB>$ which impress a positive or negative voltage to one electrode of a

hyperabrupt junction type varactor diode D_i and the opposite negative or

positive voltage to the other are connected; the 1st variable resistor

$R<SB>1</SB>$ functions to control an oscillation frequency and the 2nd variable

resistor $R<SB>2</SB>$ functions to adjust modulation degree characteristics.

Consequently, the deviation in modulation degree is reduced and

the circuit is

reduced in size and simplified without selecting the

characteristics of the

varactor diode D_i .

COPYRIGHT: (C)1984, JPO&Japio

FPAR:

PURPOSE: To reduce deviation in modulation degree and to reduce the size of a

circuit without selecting a varactor diode by connecting a variable resistor

for oscillation frequency control to one terminal of the varactor diode and a variable resistor for adjusting modulation degree characteristics to the other terminal.

⑯ 日本国特許庁 (JP)

⑯ 特許出願公開

⑯ 公開特許公報 (A)

昭59-127408

⑯ Int. Cl.³
H 03 C 3/22

識別記号

厅内整理番号
7402-5 J

⑯ 公開 昭和59年(1984)7月23日

発明の数 1
審査請求 未請求

(全 5 頁)

⑯ FM変調器

⑯ 特願 昭58-1709

⑯ 出願 昭58(1983)1月11日

⑯ 発明者 柴田淳一
東京都港区虎ノ門1丁目7番12
号沖電気工業株式会社内
⑯ 発明者 小野寺哲雄
東京都港区虎ノ門1丁目7番12

号沖電気工業株式会社内

池田秀人

東京都港区虎ノ門1丁目7番12

号沖電気工業株式会社内

⑯ 出願人 沖電気工業株式会社
東京都港区虎ノ門1丁目7番12
号
⑯ 代理人 弁理士 鈴木敏明

明細書

1. 発明の名称

FM変調器

2. 特許請求の範囲

(1) 超階段接合形の可変容量ダイオードを組込んで成る電圧制御発振器を用いたFM変調器において、可変容量ダイオードの電極の一方に正又は負の電圧を、他方は前記電圧とは逆の負又は正の電圧を夫々印加する第1と第2の手段を接続して成り、一方の手段に発振周波数制御の為の機能を、他方の手段に発振周波数に対してFM変調度の周波数間偏差を最小とする調整機能を夫々分担させて構成したことを特徴とするFM変調器。

(2) 第1の手段と第2の手段を、夫々可変抵抗器で構成したことを特徴とする特許請求の範囲第(1)項記載のFM変調器。

(3) 発振周波数制御の為の機能とした一方の手段を、リモートコントロール方式の電圧調整器あるいは位相制御方式のシンセサイザ回路で構成したことを特徴とする特許請求の範囲第(1)項記載の

FM変調器。

3. 発明の詳細を説明

(技術分野)

本発明は、簡単にして良好な変調度特性を持つ電圧制御発振器を用いたFM変調器の改良に関するものである。

(従来技術)

従来、可変容量ダイオード (Variable capacitance diode) を回路素子としてその特性を利用した電圧制御発振器を用いてFM変調する場合は、前記可変容量ダイオードの特性、すなわち、発振周波数間の変調度の偏差が大きく、広い帯域にわたって変調度の偏差が少いFM変調を行うことが困難であった。

このようなことから、従来の前記欠点を除去する手段として、

- ① 可変容量ダイオードの電圧-容量特性の良好なものを選別して用いる。
- ② 電圧-電流特性の同じ2個以上の可変容量ダイオードを用い、相補的に動作させる。

③ 可変容量ダイオードを発振周波数可変用と変調用と用意し、用途を別々にして用いる。

④ 可変容量ダイオードの変調度の偏差を補正するような回路を変調波の処理回路に挿入する、等があり、適宜用いられている。

しかしながら、上述の如き手段では、可変容量ダイオードの特性選別が必要になつたり、あるいは回路構成が複雑となる等の問題が生じていた。

(発明の目的と構成)

本発明はこのような点に鑑みてなされたものであつて、可変容量ダイオードの両電極に正、負の電圧印加をする為の手段を接続したものであり、その一方は発振周波数制御の為の電圧供給手段であり、他方は発振周波数に対して FM 变調度の周波数偏移を最小とする電圧値に設定する為の調整手段であり、このような構成としたことによつて変調度の偏差を小さくし、従来あった問題点を除去するものである。以下、図を用いて本発明を詳細に説明する。

(実施例)

第 1 図に、本発明に係る FM 变調器の一実施例を示すもので、LC 共振回路を有する発振回路、例えばコルピット発振回路に本発明を適用した場合の回路図である。図中、IN₁、IN₂は変調信号入力端子、+V_{IN}は正電圧印加端子、-V_{IN}は負電圧印加端子、D₁は超階段接合形の構造をとる可変容量ダイオード、Tr₁は発振用のトランジスタ、R₁は発振周波数制御用の可変抵抗器、R₂は変調度特性調整用の可変抵抗器、R₃は変調信号負荷抵抗、R_{4a}、R_{4b}はトランジスタTr₁のベースバイアス用の抵抗、R₅はトランジスタTr₁のバイアス用のエミッタ抵抗、C₁は変調信号用の直流阻止コンデンサ、C₂は高周波信号除去用の貫通コンデンサ、C_{3a}、C_{3b}は直流阻止高周波バイパスコンデンサ、C₄、C₅、C₆はコンデンサ、L_{1a}、L_{1b}は高周波信号阻止用のチョークコイル、L₂は共振インダクタンス、V_{IN}は電源電圧印加端子である。

第 2 図は前記第 1 図で示した本発明の一実施例を説明する可変容量ダイオードの発振周波数 f_{osc}

対変調度周波数偏移 DEV の特性例を示す特性図である。

次に、第 1 図で示す各素子より成った回路の動作について、第 2 図を併用し、説明する。

第 1 図の回路において、変調信号入力端子 IN₁に変調信号を加える。

この場合の可変容量ダイオード D₁ の印加電圧 V と、容量 C_V の関係については、定数を K 、系数を α (ただし、2 以上の値) とすると、

$$C_V = KV^{-\alpha}$$

にあることは知られている。又、回路素子のコンデンサ C₁、C₅、C₆ については、その夫々の容量を、可変容量ダイオード D₁ の容量 C_V と、コンデンサ C₄ とコンデンサ C₅、C₆ の直列合成容量 C_L が、

$$C_L \propto V^{-\alpha'} \quad (\text{ただし、}\alpha'\text{は系数})$$

で、 $\alpha' = 2$ であれば第 2 図の特性図に示される曲線 A の特性が得られ、この特性を示す可変容量ダイオードの場合は、その変調度は発振周波数に無関係に一定となって偏差は“ゼロ”となることは

知られている。しかしながら、実際に製造されている可変容量ダイオードの特性は、製造工程、製造ロット、品種等によってその係数は左右され、 $\alpha' = 2$ を満足するものは見当たらない。したがつて、可変抵抗器 R₁ 及び R₂ を一定、かつ、発振周波数を共振インダクタンス L₂ により調整しても得られる変調度特性は個々の可変容量ダイオードにより異なり、例えば第 2 の曲線 B、C および D の如くなり、個々の特性にバラツキが生じてしまうもので、これは、前記の如く可変容量ダイオードの製造工程、製造ロット、品種等により異なる係数のバラツキによって生ずる特性変化である。

ここで、第 2 図に示された特性図において、電圧制御発振器の発振周波数 f_{osc} に着目し、その使用帯域を 820 (MHz) ~ 850 (MHz) に設定してみると、曲線 C についてはその特性は変調度の偏差が最も小さいことが理解出来る。又、曲線 B および D については変調度の偏差が大きいことが知れるのである。そこで、前記曲線 B、C および D の特性を示す可変容量ダイオードの中で、曲線 C の特

性のものは、その実測値の偏差が FM 变調器として組み込まれて利用出来る許容範囲内であるとして、その偏差が許容範囲外の曲線 D および D' の特性のものの特性改善について考えてみる。この特性改善は、可変抵抗器 R₁ を発振周波数制御用に、可変抵抗器 R₂ を変調度調整用に機能分担させて用いることにより得られるもの。先ず、可変抵抗器 R₁ の調整を行って使用帯域の中央値、この場合は使用帯域を 820 MHz ~ 830 MHz に設定してあるので 835 MHz を中央値として設定するとともに、変調度調整用とした可変抵抗器 R₂ の調整により電圧を変化させるものである。すなわち、曲線 B の特性を示す可変容量ダイオードの場合は、可変抵抗器 R₂ の調整により可変容量ダイオードのアノード側電圧を使用帯域の中点値に設定した後、可変抵抗器 R₂ の調整により可変容量ダイオード D₁ の両端に加わる電圧を上昇させて曲線 B の底値を第 2 図においてその周波数部分だけ移動、この場合は発振周波数 f₁ から f₂ まで移動させ、かつ共振インダクタンス L₂ を調整して発振周波

数を常に前記設定した中央値、この場合は 835 MHz にすることにより前記設定した FM 発振器の使用帯域において曲線 B の最も低い変調度の偏差を利用できることになる。又、曲線 D の特性を有する可変容量ダイオードの場合も、以上述べた曲線 B の特性改善の場合と同様の制御、この場合は可変容量ダイオードの両端に加わる電圧を低下させ、その曲線 D の底値を発振周波数 f₁ から f₂ に移動し、共振インダクタンス L₂ を調整することにより使用帯域において曲線 D の最も低い変調度の偏差を利用した FM 变調器が構成出来るのである。

なお、以上の第 1 図を用いた説明では発振周波数制御用と変調度特性調整用に可変抵抗器 R₁ と R₂ を配したが、第 1 図において、可変容量ダイオード D₁ と可変抵抗器 R₂ との間に、可変容量ダイオード D₁ と可変抵抗器 R₁ との間に接続される変調信号負荷抵抗 R₃、直流阻止コンデンサ C₁、貫通コンデンサ C₂、およびチューブコイル L₁、より成る回路を挿入しても本発明の所期の目的、効果を損なうことではなく、必要に応じてその制御分

を変えることが出来る事になる。又、発振周波数制御については、その制御手段はこれまで説明した可変抵抗器だけではなく、この種の制御で広く用いられているリモートコントロール方式の電圧調整器あるいは位相制御方式のシンセサイザ回路に置き換えるても同様の制御は実現出来るものである。

更に、コルピット発振回路を用いて説明したが、本発明はこれのみにとらわれず、ハートレー形の発振回路に適用しても既述と同様の目的が達成出来効果も期待できるのである。

(発明の効果)

以上、詳細に述べて来たように本発明によれば、簡単な回路構成により、使用帯域および可変容量ダイオードの特性に応じて変調度の偏差を容易に小さく出来るので、可変容量ダイオードの特性の無差別化、回路の小型化、回路の簡素化が出来る等の効果が期待出来るもので、広帯域の FM 变調器、例えば多チャンネル無線装置、自動車電話装置等に利用するとが出来るのである。

4. 図面の簡単な説明

第 1 図は本発明に係る FM 变調器の一実施例を示す回路図、第 2 図は第 1 図の主要回路素子の特性例を示す特性図である。

IN₁、IN₂ は変調信号入力端子、+V_{IN} は正電圧印加端子、-V_{IN} は負電圧印加端子、D₁ は可変容量ダイオード、T_r はトランジスタ、R₁、R₂ は可変抵抗器、R₃ は変調信号負荷抵抗、R_{4a}、R_{4b} は抵抗、R₅ はエミッタ抵抗、C₁ は直流阻止コンデンサ、C₂ は貫通コンデンサ、C_{3a}、C_{3b} は直流阻止高周波バイパスコンデンサ、C₄、C₅、C₆ はコンデンサ、L_{1a}、L_{1b} はチューブコイル、L₂ は共振インダクタンス、V_{IN} は電源電圧印加端子である。

特許出願人 沖電気工業株式会社

代理人 錦木敏明



③ 可変容量ダイオードを発振周波数可変用と変調用と用意し、用途を別々にして用いる。

④ 可変容量ダイオードの変調度の偏差を補正するよう回路を変調波の処理回路に挿入する。等があり、適宜用いられている。

しかしながら、上述の如き手段では、可変容量ダイオードの特性選別が必要になったり、あるいは回路構成が複雑となる等の問題が生じていた。

(発明の目的と構成)

本発明はこのようを点に鑑みてなされたものであって、可変容量ダイオードの両電極に正、負の電圧印加をする為の手段を接続したものであり、その一方は発振周波数制御の為の電圧供給手段であり、他方は発振周波数に対して FM 变調度の周波数間偏差を最小とする電圧値に設定する為の調整手段であり、このような構成としたことによつて変調度の偏差を小さくし、従来あつた問題点を除去するものである。以下、図を用いて本発明を詳細に説明する。

(実施例)

第1図は本発明に係る FM 变調器の一実施例を示すもので、LC 共振回路を有する発振回路、例えばコルピッタ発振回路に本発明を適用した場合の回路図である。図中、IN₁、IN₂は変調信号入力端子、+V_{IN}は正電圧印加端子、-V_{IN}は負電圧印加端子、D_iは超階段接合形の構造をとる可変容量ダイオード、Tr₁は発振用のトランジスタ、R₁は発振周波数制御用の可変抵抗器、R₂は変調度特性調整用の可変抵抗器、R₃は変調信号負荷抵抗、R_{4a}、R_{4b}はトランジスタTr₁のベースバイアス用の抵抗、R₅はトランジスタTr₁のバイアス用のエミッタ抵抗、C₁は変調信号用の直流阻止コンデンサ、C₂は高周波信号除去用の貫通コンデンサ、C_{3a}、C_{3b}は直流阻止高周波バイパスコンデンサ、C₄、C₅、C₆はコンデンサ、L_{1a}、L_{1b}は高周波信号阻止用のチョークコイル、L₂は共振インダクタンス、V_{IN}は電源電圧印加端子である。

第2図は前記第1図で示した本発明の一実施例を説明する可変容量ダイオードの発振周波数 f_{osc}

対変調度周波数偏移 DEV の特性例を示す特性図である。

次に、第1図で示す各素子より成った回路の動作について、第2図を併用し、説明する。

第1図の回路において、変調信号入力端子 IN₁ に変調信号を加える。

この場合の可変容量ダイオード D_i の印加電圧 V と、容量 C_V の関係については、定数を K 、系数を α (ただし、2以上の値) とすると、

$$C_V = KV^{-\alpha}$$

にあることは知られている。又、回路素子のコンデンサ C₄、C₅、C₆ については、その夫々の容量を、可変容量ダイオード D_i の容量 C_V と、コンデンサ C₄ とコンデンサ C₅、C₆ の直列合成容量 C_L が、

$$C_L \propto V^{-\alpha'} \quad (\text{ただし、}\alpha'\text{は系数})$$

で、 $\alpha' = 2$ であれば第2図の特性図に示される曲線 A の特性が得られ、この特性を示す可変容量ダイオードの場合は、その変調度は発振周波数に無関係に一定となって偏差は“ゼロ”となることは

知られている。しかしながら、実際に製造されている可変容量ダイオードの特性は、製造工程、製造ロット、品種等によってその係数は左右され、 $\alpha' = 2$ を満足するものは見当たらない。したがつて、可変抵抗器 R₁ 及び R₂ を一定、かつ、発振周波数を共振インダクタンス L₂ により調整しても得られる変調度特性は個々の可変容量ダイオードにより異なり、例えば第2の曲線 B、C および D の如くなり、個々の特性にバラツキが生じてしまうもので、これは、前記の如く可変容量ダイオードの製造工程、製造ロット、品種等により異なる係数のバラツキによって生ずる特性変化である。

ここで、第2図に示された特性図において、電圧制御発振器の発振周波数 f_{osc} に着目し、その使用帯域を 820 (MHz) ~ 850 (MHz) に設定してみると、曲線 C についてはその特性は変調度の偏差が最も小さいことが理解出来る。又、曲線 B および D については変調度の偏差が大きいことが知れるのである。そこで、前記曲線 B、C および D の特性を示す可変容量ダイオードの中で、曲線 C の特

性のものは、その変調度の偏差がFM変調器として組込んだ際に利用出来る許容範囲内であるとして、その偏差が許容範囲内にない曲線BおよびDの特性のものの特性改善について考えてみる。この特性改善は、可変抵抗器R₁を発振周波数制御用に、可変抵抗器R₂を変調度調整用に夫々機能分担させて用いることにより行えるもので、先ず、可変抵抗器R₁の調整を行って使用帯域の中央値、この場合は使用帯域を820MHz～850MHzに設定してあるので835MHzを中央値として設定するとともに、変調度調整用とした可変抵抗器R₂の調整により電圧を変化させるものである。すなわち、曲線Bの特性を示す可変容量ダイオードの場合は、可変抵抗器R₁の調整により可変容量ダイオードのアノード側電圧を使用帯域の中央値に設定した後、可変抵抗器R₂の調整により可変容量ダイオードDiの両端に加わる電圧を上昇させて曲線Bの底値を第2図においてその周波数差分だけ移動、この場合は発振周波数f₁からf₂まで移動させ、かつ共振インダクタンスL₂を調整して発振周波

数を常に前記設定した中央値、この場合は835MHzにすることにより前記設定したFM発振器の使用帯域において曲線Bの最も低い変調度の偏差を利用できることになる。又、曲線Dの特性を有す可変容量ダイオードの場合も、以上述べた曲線Bの特性改善の場合と同様の制御、この場合は可変容量ダイオードの両端に加わる電圧を低下させ、その曲線Dの底値を発振周波数f₂からf₁に移動し、共振インダクタンスL₂を調整することにより使用帯域において曲線Dの最も低い変調度の偏差を利用したFM変調器が構成出来るのである。

なお、以上の第1図を用いた説明では発振周波数制御用と変調度特性調整用に可変抵抗器R₁とR₂を配したが、第1図において、可変容量ダイオードDiと可変抵抗器R₂との間に、可変容量ダイオードDiと可変抵抗器R₁との間に接続される変調信号負荷抵抗R₃、直流阻止コンデンサC₁、貫通コンデンサC₂、およびチュークコイルL_{1a}より成る回路を挿入しても本発明の所期の目的、効果を損うことなく、必要に応じてその制御分

組を変えることが出来ることになる。又、発振周波数制御については、その制御手段はこれまで説明した可変抵抗器だけではなく、この種の制御で広く用いられているリモートコントロール方式の電圧調整器あるいは位相制御方式のシンセサイザ回路に置き換えるても同様の制御は実現出来るものである。

更に、コルピット発振回路を用いて説明したが、本発明はこれのみにとらわれず、ハートレー形の発振回路に適用しても既述と同様の目的が達成出来効果も期待できるのである。

(発明の効果)

以上、詳細に述べて来たように本発明によれば、簡単な回路構成により、使用帯域および可変容量ダイオードの特性に応じて変調度の偏差を容易に小さく出来るので、可変容量ダイオードの特性の無選別化、回路の小型化、回路の簡素化が出来る等の効果が期待出来るもので、広帯域のFM変調器、例えば多チャンネル無線装置、自動車電話装置等に利用することが出来るのである。

4. 図面の簡単な説明

第1図は本発明に係るFM変調器の一実施例を示す回路図、第2図は第1図の主要回路素子の特性例を示す特性図である。

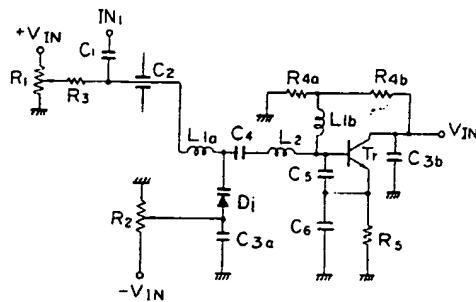
IN₁、IN₂は変調信号入力端子、+V_{IN}は正電圧印加端子、-V_{IN}は負電圧印加端子、Diは可変容量ダイオード、Trはトランジスタ、R₁、R₂は可変抵抗器、R₃は変調信号負荷抵抗、R_{4a}、R_{4b}は抵抗、R₅はエミッタ抵抗、C₁は直流阻止コンデンサ、C₂は貫通コンデンサ、C_{3a}、C_{3b}は直流阻止高周波バイパスコンデンサ、C₄、C₅、C₆はコンデンサ、L_{1a}、L_{1b}はチュークコイル、L₂は共振インダクタンス、V_{IN}は電源電圧印加端子である。

特許出願人 沖電気工業株式会社

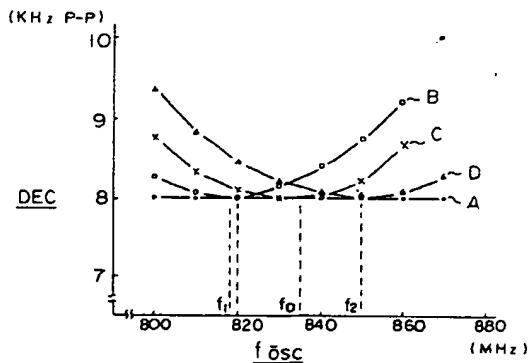
代理人 鈴木敏明



第1図



第2図



手続補正書(自発)

昭和 58.4.22 日

特許庁長官 殿

1. 事件の表示

昭和58年特許願第001709号

2. 発明の名称

FM変調器

3. 補正をする者

事件との関係

特許出願人

住所(〒105) 東京都港区虎ノ門1丁目7番12号

名称(029)

沖電気工業株式会社

代表者

取締役社長橋本南海男

4. 代理人

住所(〒105)

東京都港区虎ノ門1丁目7番12号

沖電気工業株式会社内

氏名(6892)

弁理士 鈴木敏明

電話 501-3111(大代表)

6. 補正の内容

(1) 明細書第4頁第5行目にある「IN₂」を削除する。(2) 同書第4頁第18行目にある「V_{IN}」とあるのを「V」と補正する。

(3) 同書第8頁第3行目と、第10行目～第11行目にある「最も低い変調度の偏を利用してあるのを「最も変調度の偏差の少い部分の特性を利用」と補正する。

(4) 同書第10頁第5行目にある「IN₂」を削除する。(5) 同書第10頁第13行目にある「V_{IN}」とあるのを「V」と補正する。

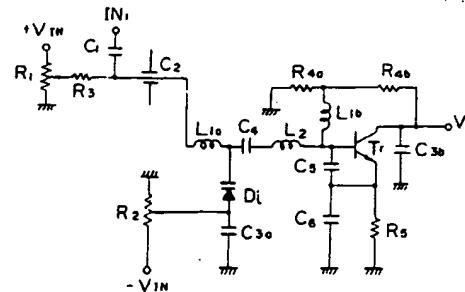
(6) 図面「第1図」と「第2図」を別紙のとおり補正する。

5. 補正の対象 明細書中「発明の詳細な説明」の欄、「図面の簡単な説明」の欄及び図面「第1図」「第2図」

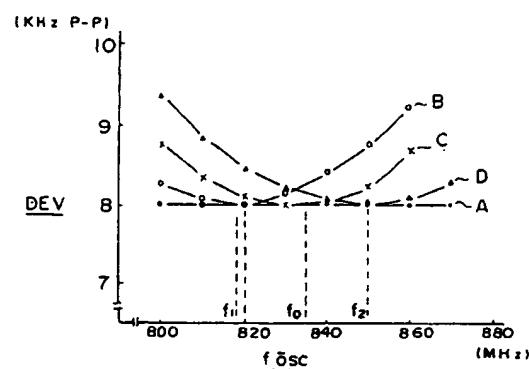
6. 補正の内容 別紙のとおり補正する。 特許庁

特開昭59-127408(5)

第 1 図



第2圖



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.